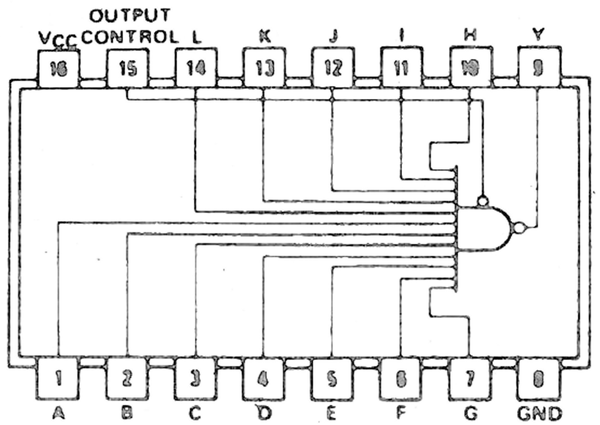
SN74134



134 Bramka 12-wejściowa NAND z wyjściem trzystanowym

12-input positive NAND gates with three state outputs

$Y = \overline{ABCDEFGHIJKL}$

Wyjście jest odcięte, gdy wejście „output control" jest w stanie H